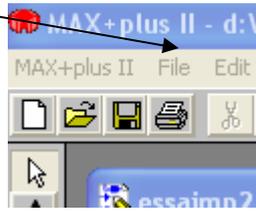
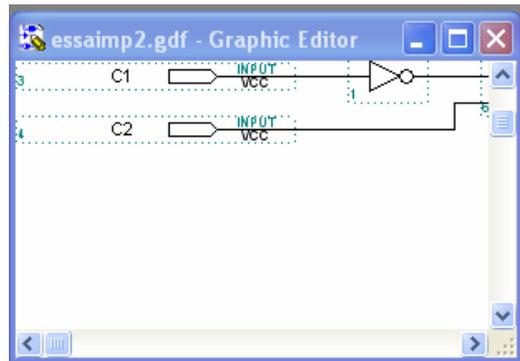
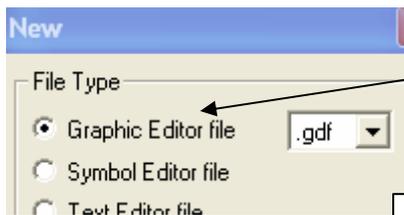


1- Définir un projet de travail : → File / Project

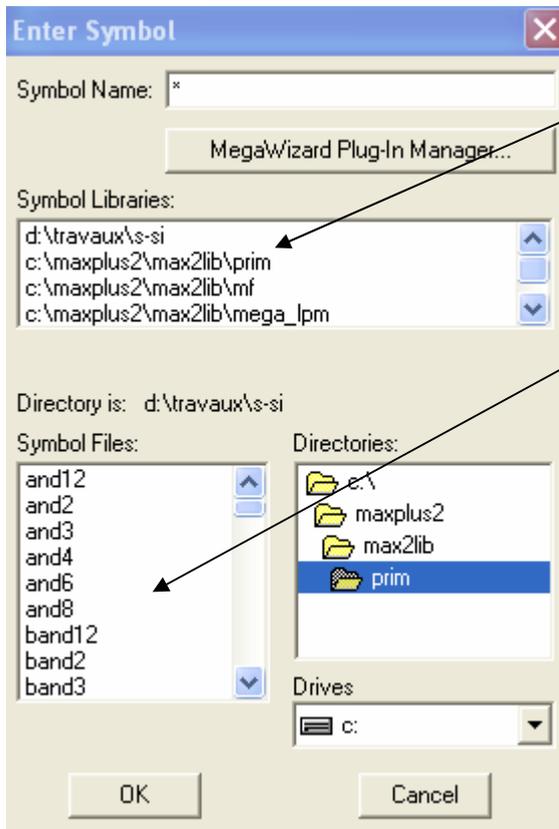


2- Ouvrir un fichier graphique pour saisir le schéma : → File / New / Graphic Editor File



Une fenêtre permet de saisir le schéma logique

3- Placer les éléments → Clic Droit sur la feuille



Sélectionner la librairie de composants

Placez le symbole,
Les Entrées (input),
Les Sorties (output).

Nommez les E/S (Edit Name)

Tracez, à la souris, vos connexions.

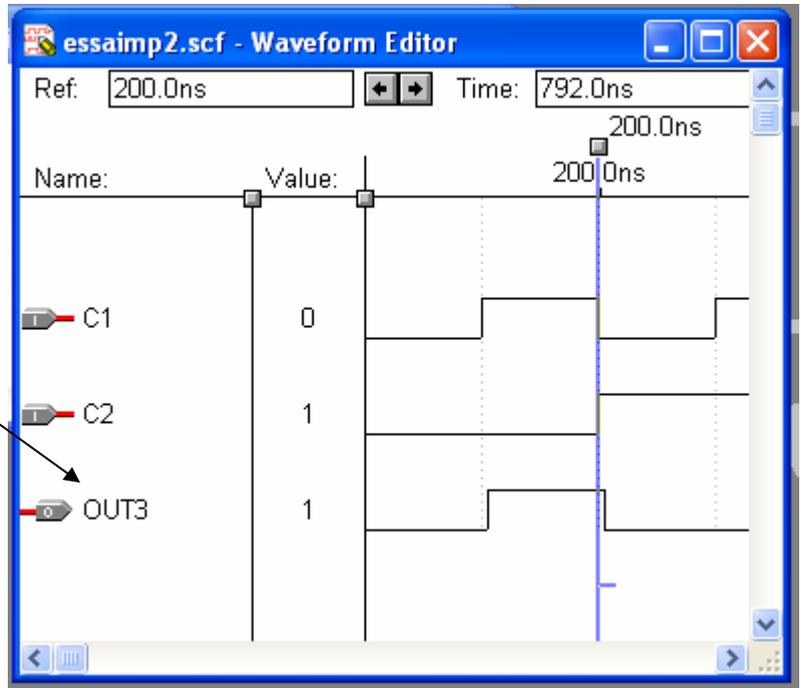
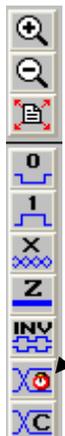
4- Compiler les données du schéma : → **Max+plusII/Compiler** et **START**

Le processus ne doit pas renvoyer d'erreur (et à priori pas d'avertissement Warning-

5- Définir les entrées → **Max+plusII/Waveform Editor**

Les E/S « Nodes » sont appelés par un clic droit « Insert nodes » et en sélectionnant le bouton « list »

La forme des signaux d'entrée est définie par une horloge (signal carré)



6- La simulation de la sortie obtenue : → **Max+plusII/Simulator**

